



INSTITUTO FEDERAL
ESPÍRITO SANTO



Ministério
da Educação

CONCURSO PÚBLICO

EDITAL Nº 06/2010

Professor do Magistério do Ensino Básico, Técnico e Tecnológico

DISCIPLINA / ÁREA

Informática II

Caderno de Provas

Questões Objetivas

INSTRUÇÕES:

- 1- Aguarde autorização para abrir o caderno de provas.
- 2- Após a autorização para o início da prova, confira-a, com a máxima atenção, observando se há algum defeito (de encadernação ou de impressão) que possa dificultar a sua compreensão.
- 3- A prova terá duração máxima de 04 (quatro) horas, para as duas partes, não podendo o candidato retirar-se da sala em que se realiza a prova antes que transcorra 02 (duas) horas do seu início.
- 4- A prova é composta de 40 questões objetivas.
- 5- As respostas às questões objetivas deverão ser assinaladas no Cartão Resposta a ser entregue ao candidato. Lembre-se de que para cada questão objetiva há **APENAS UMA** resposta.
- 6- A prova deverá ser feita, obrigatoriamente, com caneta esferográfica (tinta azul ou preta).
- 7- A interpretação dos enunciados faz parte da aferição de conhecimentos. Não cabem, portanto, esclarecimentos.
- 8- O Candidato deverá devolver ao Fiscal o Cartão Resposta, ao término de sua prova.

INFORMÁTICA II

1. Assinale a opção que apresenta o valor em base binária do somatório do valor hexadecimal 7B2 com o valor octal 2744.
 - a) 110100010110
 - b) 110110011110
 - c) 110110010110
 - d) 110110001110
 - e) 110110110110

2. Suponha que você pretenda aumentar a capacidade de um servidor, substituindo o processador atual desse servidor por um novo, 10 vezes mais rápido que o atual. No servidor em questão, durante 40% do tempo, o processador está realizando algum processamento. Nos outros 60% do tempo, o processador permanece esperando por operações de Entrada e Saída. Neste caso, com a substituição do processador atual pelo novo, o servidor ficará quantas vezes mais rápido?
 - a) 10 vezes mais rápido.
 - b) 2.17 vezes mais rápido.
 - c) 4 vezes mais rápido.
 - d) 1.56 vezes mais rápido.
 - e) 1.81 vezes mais rápido.

3. Dada a expressão lógica $F = T + A' \cdot V$, (considerando A' como complemento de A) assinale a opção que apresente os valores de T , A e V , respectivamente, que farão o resultado de F ser igual a 0 (zero).
 - a) 0, 1, 1
 - b) 1, 0, 0
 - c) 1, 0, 1
 - d) 0, 0, 1
 - e) 1, 1, 0

4. Qual das sequências abaixo, da esquerda para direita representa uma hierarquia de memória de cinco níveis, de baixo para o topo, onde o nível mais baixo é caracterizado por baixo custo, velocidade baixa e capacidade elevada, enquanto o topo é caracterizado pelo alto custo, velocidade alta e baixa capacidade?
 - a) Disco magnético, [Fita/Disco óptico], memória principal, memória cache, registradores.
 - b) [Fita/Disco óptico], disco magnético, memória principal, memória cache e registradores.
 - c) Disco magnético, [Fita/Disco óptico], memória principal, registradores, memória cache.
 - d) [Fita/Disco óptico], disco magnético, memória principal, registradores e memória cache.
 - e) [Fita/Disco óptico], disco magnético, registradores, memória cache, memória principal.

5. Com respeito à Internet, assinale a opção **verdadeira**:
 - a) DNS é o serviço utilizado para a transmissão de arquivos.
 - b) SMTP é o protocolo padrão para envio de e-mails através da Internet.
 - c) URI e URL são nomes diferentes que designam o mesmo conceito.
 - d) FTP é um protocolo de conexão com provedor de acesso a Internet.
 - e) UDP e TCP são protocolos utilizados na camada de aplicação da Internet.

6. Assinale a opção que **não** é característica do Barramento Serial Universal.
- Dispensa a necessidade de abrir o gabinete para a instalação de novos dispositivos de E/S.
 - Aceita a instalação de dispositivo enquanto o computador está em operação normal
 - Possui baixo custo de fabricação
 - Os dispositivos de E/S obtêm sua alimentação elétrica a partir do próprio cabo.
 - Possibilita conectar no máximo 63 dispositivos em um único computador
7. Firmwares são programas armazenados em memórias ROM. Assinale a opção que apresenta o nome do firmware responsável por executar rotinas de inicialização como: identificar a configuração instalada; inicializar o vídeo; testar a memória e testar o teclado.
- Setup
 - BIOS
 - BOOT
 - POST
 - CMOS
8. Pode-se inferir que as funções de cálculo/controle, armazenamento temporário de dados e leitura/gravação de dados são realizadas em um microcomputador, respectivamente, nos dispositivos:
- Periféricos, EPROM e ROM.
 - CPU, barramento e ROM.
 - CPU, RAM e periféricos.
 - ROM, CPU e SLOT.
 - SLOT, EPROM e periféricos.
9. Sobre o barramento PCI é correto afirmar que:
- possui 62 linhas de sinais, incluindo 20 para endereçar a memória, 8 para dados, uma para ativar a leitura de memória, outra para ativar a escrita de memória, outra linha para especificar leitura de dispositivos e E/S e ainda uma outra para escrita em dispositivos de E/S.
 - o barramento PCI é assíncrono, como todos barramentos de PCs.
 - a banda passante no barramento é de 1,5 MB/s.
 - é um barramento de 32 bits que fisicamente é uma extensão do slot ISA.
 - o barramento PCI original transferia 32 bits a cada ciclo, e funcionava com um clock de 33 MHz conseguindo atingir uma banda passante de 133 MB/s.
10. A arquitetura do barramento de dados PCI-Express é composta:
- de quatro camadas: Física, *Data Link*, *software* e *transaction*.
 - de camadas de interligação de dados (*Data Link*) e de memória.
 - das camadas *Virtual Channels*, interligação de dados, de *software* e de memória.
 - apenas pela camada *Virtual Channels*.
 - pelas camadas: Física, *Data Link*, *software* e *Virtual Channels*.
11. Assinale a opção que nomeia o circuito no qual a mudança do estado não acontece quando a linha de clock assume o valor 1, mas durante a transição de 0 para 1 do sinal de clock (transição positiva) ou durante a transição de 1 para 0 (transição negativa) desse mesmo sinal:
- latch
 - carry
 - latch SR
 - flip-flop
 - latch D

12. É o algoritmo de ordenação interna mais eficiente que existe para uma grande variedade de situações. É recursivo, o que demanda uma pequena quantidade de memória adicional. Consiste em dividir o problema de ordenar um conjunto em dois problemas menores, para depois combiná-los e produzir a solução do problema maior. Estamos falando do Algoritmo:

- a) ShellSort.
- b) por Inserção.
- c) HeapSort.
- d) por Seleção.
- e) QuickSort.

13. A respeito de Pilha, é possível afirmar:

- a) todas as retiradas são feitas do início da pilha.
- b) não ocorrem em estruturas de natureza recursiva
- c) todas as inserções são feitas no início da pilha
- d) as Pilhas são chamadas de listas LIFO
- e) sempre que houver uma remoção, o elemento removido é o que está na estrutura há mais tempo.

14. Dadas as afirmações abaixo sobre árvores binárias de pesquisa, assinale a opção **correta**.

- I – O número de sub-árvores de um nó é chamado grau daquele nó.
- II – Em uma árvore binária, cada nó tem no máximo duas sub-árvores.
- III – Existem apontadores para sub-árvores esquerda e direita em cada nó.
- IV – Um nó de grau zero é chamado de nó interno ou folha.

- a) I, II, III e IV estão corretas.
- b) Apenas I, II e IV estão corretas.
- c) Apenas I, II e III estão corretas.
- d) Apenas II e III estão corretas.
- e) Apenas I e IV estão corretas.

15. Assinale a opção que apresenta o recurso que permite que outros componentes acessem a memória RAM diretamente, como discos rígidos, o que aumenta o desempenho na transferência de grande quantidade de dados.

- a) cluster
- b) DMA
- c) buffer
- d) PIO
- e) cache

19. Analise as afirmativas abaixo:

- I. O Chipset é um dos principais componentes lógicos de uma placa-mãe, no qual é possível encontrar os controladores de acesso à memória, controladores do barramento IDE, AGP e ISA.
- II. Drivers são pequenos programas que fazem a comunicação entre o Sistema Operacional de um computador e o Hardware. O Sistema Operacional recebe as instruções contidas no driver, processa-as e, a partir daí, passa a se comunicar com o Hardware
- III. Um HD SCSI, ao ser conectado à saída IDE UDMA/66 de uma placa-mãe, tem sua velocidade de acesso multiplicada por 66, chegando a uma taxa de transferência da ordem de 150 MegaBytes/segundo.
- IV. Um processador, para ler dados de uma memória RAM, deve indicar o endereço desejado na memória, usando, para isto, o barramento de dados, recebendo os dados desejados via memória cache.

Indique a opção que contenha todas as afirmações verdadeiras.

- a) Apenas I e II estão corretas.
- b) Apenas I, II e III estão corretas.
- c) Apenas III e IV estão corretas.
- d) Apenas I e III, IV estão corretas.
- e) Apenas II e IV estão corretas.

20. Dado o código abaixo:

```
int F (int n){
    if ((n==1) || (n==2)){
        return 1;
    }
    return F(n-1) + F(n-2);
}
```

Considerando que a altura da árvore de recursividade é 0 quando esta tiver apenas a raiz, assinale a opção que contenha apenas afirmativas corretas:

- a) A chamada F(N) gera uma árvore de recursividade de altura N-2 e o tempo de execução de F(100) é menor que o tempo de execução de uma função iterativa equivalente.
- b) A chamada F(N) gera uma árvore de recursividade de altura N e o tempo de execução de F(100) é maior que o tempo de execução de uma função iterativa equivalente.
- c) A chamada F(N) gera uma árvore de recursividade de altura N-1 e o tempo de execução de F(100) é proporcional ao tempo de execução de uma função iterativa equivalente.
- d) A chamada F(N) gera uma árvore de recursividade de altura N-1 e o tempo de execução de F(100) é maior que o tempo de execução de uma função iterativa equivalente.
- e) A chamada F(N) gera uma árvore de recursividade de altura N-2 e o tempo de execução de F(100) é maior que o tempo de execução de uma função iterativa equivalente.

21. Considere o seguinte cenário: P1 e P2 são dois processos, ambos tentando executar sua seção crítica. Estes processos utilizam os semáforos A e B conforme os algoritmos abaixo:

Algoritmo Processo P1:

```
wait(A);  
wait (B);  
.  
.  
signal(A);  
signal(B);
```

Algoritmo Processo P2:

```
wait(B);  
wait (A);  
.  
.  
signal(B);  
signal(A);
```

Assinale a opção **correta**:

- a) Com a execução, P1 e P2 entrarão sempre em deadlock.
- b) Com a execução, P1 e P2 entrarão em espera ocupada.
- c) Com a execução, P1 e P2 entrarão em deadlock se P1 executar wait(A) e P2 executar wait(B) antes de P1 executar wait(B).
- d) Com a execução, P1 e P2 nunca entrarão em deadlock.
- e) Com a execução, P1 e P2 sempre entrarão em deadlock e os processos ficarão em espera ocupada.

22. Sobre o código abaixo assinale a opção **correta**:

```
#include <stdlib.h>  
int f(int *x) {  
    *x = (int *) malloc(10);  
    return x;  
}  
  
main() {  
    int *a, b;  
    a=f(&b);  
    a[0] = 0;  
}
```

- a) O malloc precisa receber o endereço de alocação desejado.
- b) O valor do parâmetro x não é um endereço de ponteiro. Portanto, não poderá armazenar o valor retornado por malloc.
- c) O valor passado na chamada da função **f** deve ser o endereço de um vetor de inteiros estático, que receberia o endereço da primeira posição do vetor alocado por malloc.
- d) O bloco de memória alocado por malloc será desalocado quando a função **f** terminar sua execução.
- e) O código está sintaticamente correto. Entretanto, após a execução de **f** as variáveis a e b vão representar a mesma área de memória.

23. Com relação aos conceitos de Processo e Threads considere as afirmativas abaixo:

- I. Um processo é necessariamente formado por mais de uma thread para que ele possa executar em paralelo com outros processos.
- II. Processos e threads diferem pelo fato de que as threads compartilham o mesmo espaço de endereçamento e os processos possuem espaços de endereçamento independentes.
- III. O uso de um mesmo espaço de endereçamento por múltiplas threads impede a realização de paralelismo real em máquinas com mais de um processador.
- IV. A comunicação entre processos pode ser implementada por meio de memória compartilhada e troca de mensagens. Uma forma de implementar troca de mensagens é utilizando Sockets.

Assinale a opção **correta**.

- a) Apenas as I e II estão corretas.
- b) Apenas as I, III e IV estão corretas.
- c) Apenas as II e III estão corretas.
- d) Apenas as II e IV estão corretas.
- e) Apenas as II, III e IV estão corretas.

24. Sobre a definição, implementação e uso dos Tipos Abstratos de Dados Fila e Pilha, considere as seguintes afirmativas:

- I. A sua implementação utilizando um arranjo circular requer que uma das posições do arranjo não seja utilizada e marque a opção **correta**.
- II. A implementação de uma fila usando alocação dinâmica de memória torna a velocidade da inserção e remoção de elementos na Fila proporcional a $\log(n)$ enquanto na implementação em arranjos estas operações executam em tempo proporcional a n , onde n é o tamanho da Fila.
- III. Uma Lista Simplesmente Encadeada, com Inserção no Início e Remoção no Início, possui o comportamento de uma Pilha.
- IV. Suponha que uma sequência misturada de operações empilha e desempilha são realizadas. As operações empilha empilham inteiros de 0 até 9 ordenadamente. A operação desempilha desempilha e imprime o valor desempilhado. Sendo assim, uma sequência que poderá ser impressa é 4 6 8 7 5 3 2 9 1 0.

- a) Apenas I, IV estão corretas.
- b) Apenas I e III estão corretas.
- c) Apenas II, III e IV estão corretas.
- d) Apenas I, III e IV estão corretas.
- e) As afirmativas I, II, III e IV estão corretas.

25. Analise as seguintes afirmações relacionadas a conceitos de Segurança da Informação:

- I. Um firewall, instalado entre uma rede LAN e a Internet, também é utilizado para evitar ataques a qualquer máquina desta rede LAN partindo de máquinas da própria rede LAN.
- II. A confiabilidade é a propriedade de evitar a negação de autoria de transações por parte do usuário, garantindo ao destinatário o dado sobre a autoria da informação recebida.
- III. Na criptografia de chaves públicas, também chamada de criptografia assimétrica, uma chave é utilizada para criptografar e uma chave diferente é utilizada para decifrar um arquivo.
- IV. A assinatura digital é um mecanismo para dar garantia de integridade e autenticidade a arquivos eletrônicos. A assinatura digital prova que a mensagem ou arquivo não foi alterado e que foi assinado pela entidade ou pessoa que possui a chave privada e o certificado digital correspondente, utilizados na assinatura.

Indique a opção que contenha todas as afirmações verdadeiras.

- a) Apenas I e II estão corretas.
- b) Apenas II e III estão corretas.
- c) Apenas I, II e III estão corretas.
- d) Apenas III e IV estão corretas.
- e) Apenas I, II e IV estão corretas.

26. Leia as afirmativas sobre topologia de redes de computadores:

- I) A topologia de redes de computadores mais difundida hoje é a topologia em estrela.
- II) Redes em topologia em anel simples podem funcionar mesmo que o anel seja rompido.
- III) A topologia em barra requer que o meio de transmissão suporte conexões multiponto. Um exemplo de meio de transmissão com esta característica é o cabo coaxial.

Está **correto** o que se afirma em:

- a) Apenas I e II são verdadeiras.
- b) Apenas II e III são verdadeiras.
- c) Apenas II é verdadeira.
- d) Apenas I e III são verdadeiras.
- e) I, II e III são verdadeiras.

27. Assinale a opção verdadeira sobre a pilha de protocolo TCP/IP.

- a) A camada de transporte é responsável pelo endereçamento universal dos equipamentos promovendo o transporte da informação.
- b) É na camada de rede que se encontra o protocolo IP, responsável pelo endereçamento universal das máquinas e roteamento dos datagramas da origem até o destino.
- c) A camada de rede garante a entrega dos pacotes e a integridade dos dados nele contidos.
- d) A camada de aplicação existe apenas por compatibilidade com o modelo de referência OSI.
- e) A camada de rede se comunica diretamente com a camada de enlace, sem a necessidade de nenhuma camada de adaptação.

28. Sobre o protocolo TCP é **incorreto** afirmar que:

- a) O TCP é um protocolo orientado à conexão; desta forma, a aplicação envia um pedido de conexão para o destino e usa a "conexão" para transferir dados.
- b) Uma conexão TCP é estabelecida entre dois pontos, independentemente, de quantos roteadores estão no meio do caminho.
- c) O TCP é um protocolo half duplex; assim, em uma conexão entre o cliente e o servidor, enquanto o cliente transmite, o servidor apenas recebe. Quando o servidor transmite, o cliente apenas recebe.
- d) Handshake é o mecanismo de estabelecimento e finalização de conexão a três e quatro tempos, respectivamente, o que permite a autenticação e encerramento de uma sessão completa.
- e) O protocolo TCP garante que, no final de uma conexão normal, todos os pacotes foram bem recebidos.

29. Quais das aplicações abaixo **não** é uma aplicação padrão da pilha de protocolos TCP/IP?

- a) DNS
- b) ATM
- c) DHCP
- d) TFTP
- e) SMTP

30. É correto afirmar que a configuração de rede mínima para que um computador com Windows XP possa acessar o endereço de Internet www.ifes.edu.br é dada pelos parâmetros:

- a) Endereço IP, endereço MAC, máscara de rede, gateway e servidor de DNS.
- b) Endereço IP, máscara de rede e servidor de DNS.
- c) Endereço IP, gateway e servidor de DNS.
- d) Endereço IP, máscara de rede e gateway.
- e) Endereço IP, máscara de rede, gateway e servidor de DNS.

31. É muito comum nas redes organizacionais que o acesso a Internet seja intermediado por um equipamento comumente chamado de firewall. Assim, os computadores dessas redes organizacionais não possuem um endereço válido na Internet. Com base na situação apresentada acima, qual das opções abaixo apresenta o serviço que o firewall deve executar para que as máquinas acessem a Internet:

- a) Cache de páginas.
- b) NAT.
- c) Filtragem de pacotes.
- d) DNS.
- e) DHCP.

32. Você foi selecionado para fazer parte da equipe de infraestrutura de informática de uma empresa. Sua primeira atividade é segmentar a rede da empresa dividindo um endereço IP classe C em 5 subredes, porém antes de realizar a tarefa surge o seguinte questionamento: Qual o número máximo de computadores que poderemos ter em cada subrede?

- a) 62
- b) 28
- c) 30
- d) 60
- e) 32

33. Sobre as redes sem fio 802.11x é **incorreto** afirmar que:

- a) utilizam um esquema de endereçamento em nível de rede igual ao utilizado por uma rede cabeada para acessar a Internet.
- b) possuem uma taxa de transmissão 2 vezes maior que o padrão Ethernet.
- c) utilizam o mesmo endereço físico, endereço MAC, de 48 bit igual ao utilizado pelas redes Ethernet.
- d) o padrão 802.11g trabalha com uma velocidade de 54 Mbps.
- e) os padrões 802.11b e 802.11g são interoperáveis entre si.

34. A respeito da fragmentação de pacotes é **correto** afirmar que:

- a) todos os pacotes IP são fragmentados para ficarem menores e alcançarem o destino mais rapidamente.
- b) o protocolo IP implementa a fragmentação de pacotes utilizando apenas os campos ID e OFFSET.
- c) o pacote original é remontado apenas no destino.
- d) se um dos fragmentos do pacote não chegar ao destino, é feita uma nova solicitação de transmissão somente do fragmento que não chegou.
- e) o tamanho mínimo de um fragmento é 1500 bytes para as redes do tipo Ethernet.

35. Os mecanismos de multiplexação (TDM e FDM) permitem o compartilhamento de um mesmo meio de transmissão para vários sinais simultaneamente, porém é **errado** afirmar que:

- a) utilizando o TDM dividimos o canal de transmissão em slots de tempo, onde um sinal num dado slot de tempo pode utilizar toda a banda passante do canal.
- b) utilizando o FDM dividimos o canal de transmissão em faixas de frequência e cada sinal é transportando em uma determinada faixa durante todo o tempo.
- c) para utilizarmos o FDM é necessário utilizamos algum método de modulação do sinal.
- d) ao utilizarmos o TDM síncrono podemos ter slots de tempos “vazios”, ou seja, sem nenhum dado sendo transmitido.
- e) a modulação em amplitude é empregada junto do TDM para permitir um melhor aproveitamento do canal.

36. Em relação aos sistemas de arquivos implementados nos sistemas operacionais, é **correto** afirmar que:

- a) para o sistema operacional, os arquivos são apenas uma sequência de bytes; assim, os arquivos podem ser estruturados de várias maneiras.
- b) para facilitar a localização dos arquivos no disco, os sistemas operacionais implementam seus sistemas de arquivos em forma de árvore de registros, todos necessariamente de mesmo comprimento e cada um contendo um campo-chave.
- c) arquivos comuns são arquivos ASCII ou arquivos binários, sendo que estes últimos podem ser impressos da maneira como são exibidos, além de facilitarem a conexão de uma saída de programa à entrada de outro.
- d) arquivos de acesso sequencial são sempre utilizados por aplicativos como, por exemplo, sistemas de banco de dados, pois seu método de leitura assegura que nenhum registro será deixado de lado.
- e) a chamada de sistema OPEN permite que o sistema operacional transfira os dados que estão na memória do computador para um arquivo no disco.

37. Considere as características abaixo em relação ao sistema operacional Linux:

- I. multiusuário e monotarefa;
- II. armazena arquivo com sistema de arquivo EXT3.
- III. implementa memória virtual.

Assinale a opção **correta**.

- a) Apenas I é verdadeira.
- b) Apenas II é verdadeira.
- c) Apenas III é verdadeira.
- d) Apenas I e II são verdadeiras.
- e) Apenas II e III são verdadeiras.

38. Sobre os servidores com Windows Server 2003, é **incorreto** afirmar que:

- a) o comando nslookup pode ser utilizado em uma rede para obter informações de um servidor DNS.
- b) o recurso round robin de um servidor DNS pode ser utilizado para realizar o balanceamento de carga entre servidores Web.
- c) os servidores DHCP devem ser configurados com endereço IP dinâmico.
- d) um servidor DHCP pode fornecer a uma estação cliente um endereço de IP padrão para um servidor DNS.
- e) um servidor DNS pode atuar, simultaneamente, como servidor primário para algumas zonas, enquanto atua também como servidor secundário para outras.

39. Quais as permissões resultantes em um arquivo após o comando `chmod 654` arquivo ser executado no Linux?

- a) `r-xrwx--x`
- b) `rw-r-xr--`
- c) `r-xr-----`
- d) `rwxr-xrw-`
- e) `rw-rwxr-x`

40. Assinale a opção que apresenta o recurso que confere aos sistemas operacionais a capacidade de múltiplas execuções de processos poderem ocorrer no mesmo ambiente com alto grau de independência entre elas.

- a) Threads.
- b) Registradores.
- c) Placas controladoras.
- d) Microprocessadores.
- e) Máquinas de estado finito.



GERÊNCIA DE PROCESSOS SELETIVOS

CONCURSO PÚBLICO 06/2010

FOLHA DE RESPOSTA (RASCUNHO)

Questão	Resposta	Questão	Resposta	Questão	Resposta	Questão	Resposta
01		11		21		31	
02		12		22		32	
03		13		23		33	
04		14		24		34	
05		15		25		35	
06		16		26		36	
07		17		27		37	
08		18		28		38	
09		19		29		39	
10		20		30		40	

INFORMÁTICA I

Questão	Resposta	Questão	Resposta	Questão	Resposta	Questão	Resposta
01	A	11	C	21	E	31	B
02	D	12	D	22	A	32	C
03	E	13	A	23	C	33	B
04	C	14	C	24	D	34	E
05	D	15	A	25	B	35	B
06	B	16	C	26	E	36	A
07	C	17	D	27	A	37	E
08	D	18	C	28	E	38	C
09	B	19	B	29	A	39	B
10	E	20	D	30	D	40	A

INFORMÁTICA II

Questão	Resposta	Questão	Resposta	Questão	Resposta	Questão	Resposta
01	C	11	D	21	C	31	B
02	D	12	E	22	B	32	C
03	A	13	D	23	D	33	B
04	B	14	C	24	D	34	C
05	B	15	B	25	D	35	E
06	E	16	B	26	D	36	A
07	NULA	17	B	27	B	37	E
08	C	18	D	28	C	38	C
09	E	19	A	29	B	39	B
10	A	20	E	30	E	40	A

INFORMÁTICA III

Questão	Resposta	Questão	Resposta	Questão	Resposta	Questão	Resposta
01	B	11	D	21	C	31	C
02	D	12	E	22	B	32	E
03	C	13	D	23	D	33	D
04	E	14	C	24	E	34	B
05	A	15	D	25	A	35	C
06	E	16	B	26	D	36	NULA
07	A	17	C	27	C	37	NULA
08	C	18	A	28	D	38	E
09	B	19	B	29	NULA	39	A
10	D	20	E	30	C	40	B

INGLÊS

Questão	Resposta	Questão	Resposta	Questão	Resposta	Questão	Resposta
01	C	11	A	21	C	31	D
02	B	12	B	22	E	32	C
03	D	13	C	23	C	33	D
04	D	14	D	24	A	34	A
05	C	15	NULA	25	C	35	B
06	E	16	E	26	E	36	E
07	B	17	B	27	B	37	C
08	D	18	E	28	D	38	B
09	D	19	A	29	A	39	C
10	B	20	B	30	A	40	D